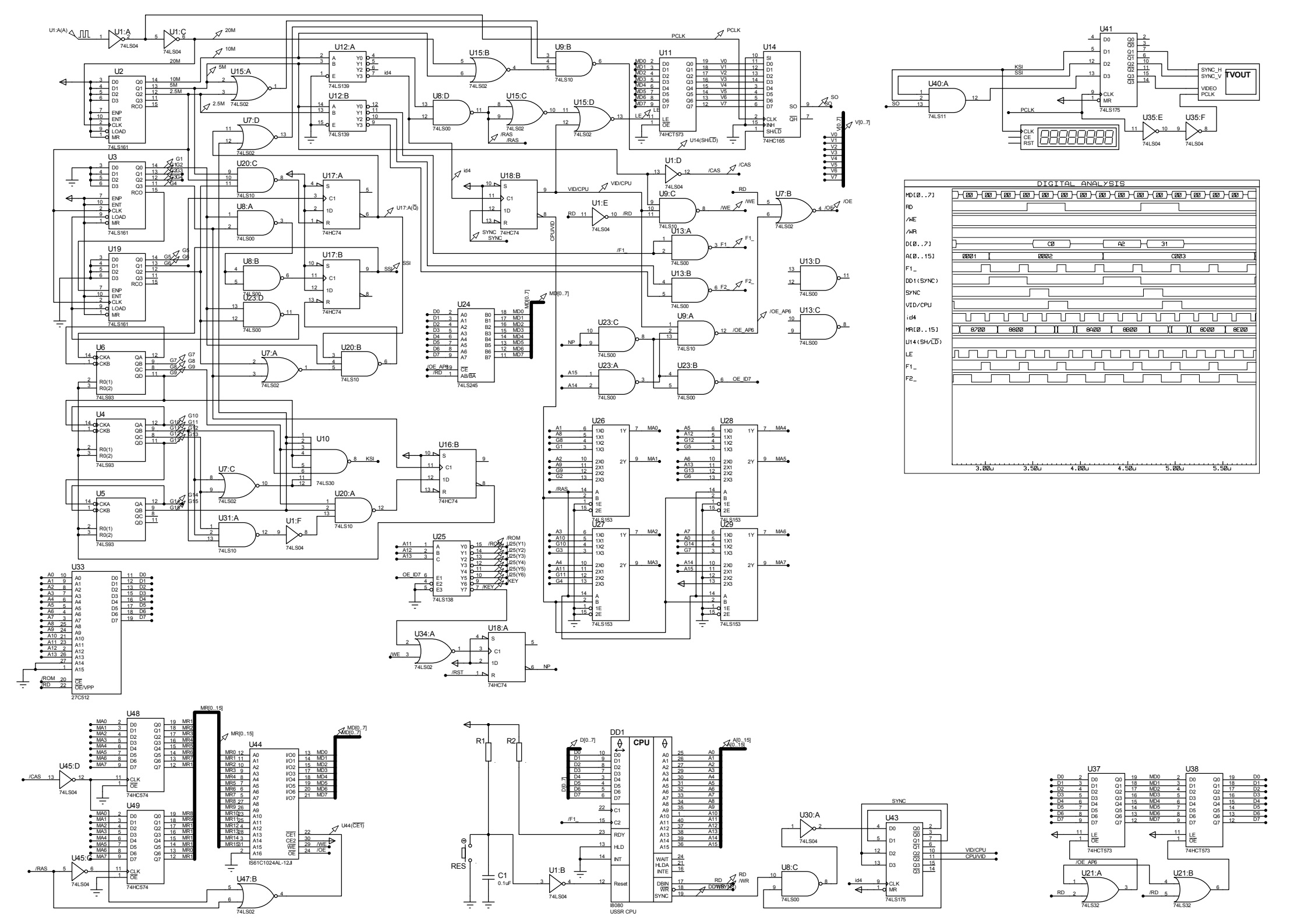
U1:A
U1:C
U2
U3
U19
U6
U4
U5
U7:A
U7:B
U7:C
U7:D
U8:A
U8:B
U8:C
U8:D
U9:A
U9:B
U9:C
U10
U11
U12:A
U12:B
U13:A
U13:B
U13:C
U13:D
U14
U15:A
U15:B
U15:C
U15:D
U16:B
U17:A
U17:B
U18:A
U18:B
U20:A
U20:B
U20:C
U21:A
U21:B
U23:A
U23:B
U23:C
U23:D
U24
U25
U26
U27
U28
U29
U30:A
U31:A
U33
U34:A
U35:E
U35:F
U37
U38
U40:A
U41
U43
U44
U45:C
U45:D
U47:B
U48
U49
U1:D
U1:E
U1:F
DD1
CPU
R1
R2
C1
RES
TVOUT
DIGITAL ANALYSIS
MD[0..7]
RD
/WE
/WR
D[0..7]
A[0..15]
F1_
DD1(SYNC)
SYNC
VID/CPU
id4
MR[0..15]
U14(SH/LD)
LE
F2_